

HA8000シリーズ ハードウェアアーキテクチャーガイド (2008年5月～出荷モデル)

本アーキテクチャーガイドの注意事項について

- 本書の内容の一部、または全部を無断で転載したり、複写することは固くお断りします。
- 本書の内容については、改良のため予告なしに変更することがあります。
- 本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- 本書の内容についてはハードウェアの基本ブロック図の記載のみです。

登録商標・著作権

Microsoft®, Windows®は、米国 Microsoft Corp.の米国およびその他の国における登録商標です。

Pentium, Xeon, Celeron は、Intel Corporation.の商標または登録商標です。

登録商標です。

その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

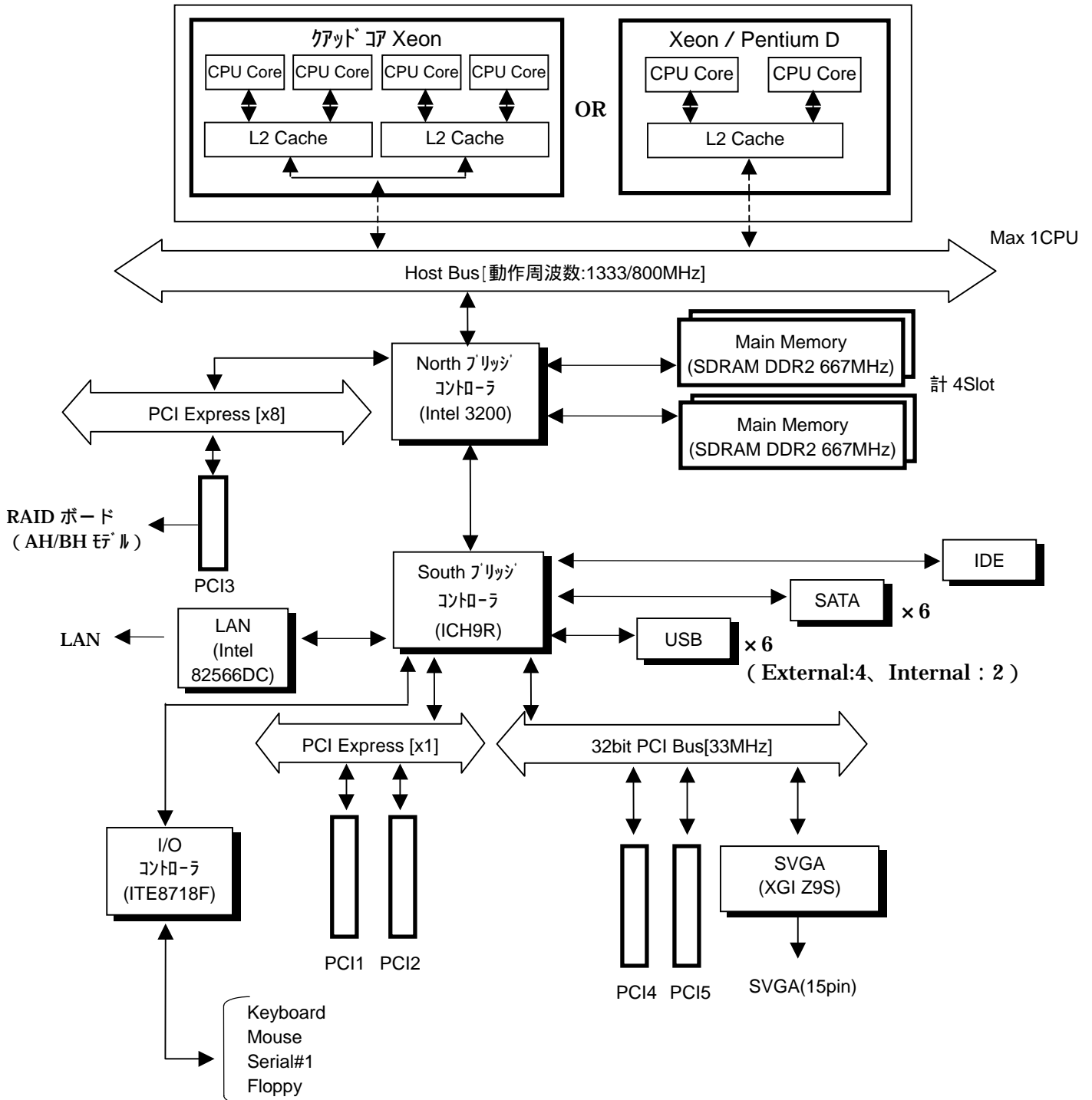
(株)日立製作所エンタープライズサーバ事業部
第2サーバ本部
製品統括部

2008年4月作成(第1版)

HA8000/TS10 アーキテクチャー

HA8000/TS10 AH,BH,CH,DH には以下の特徴があります。

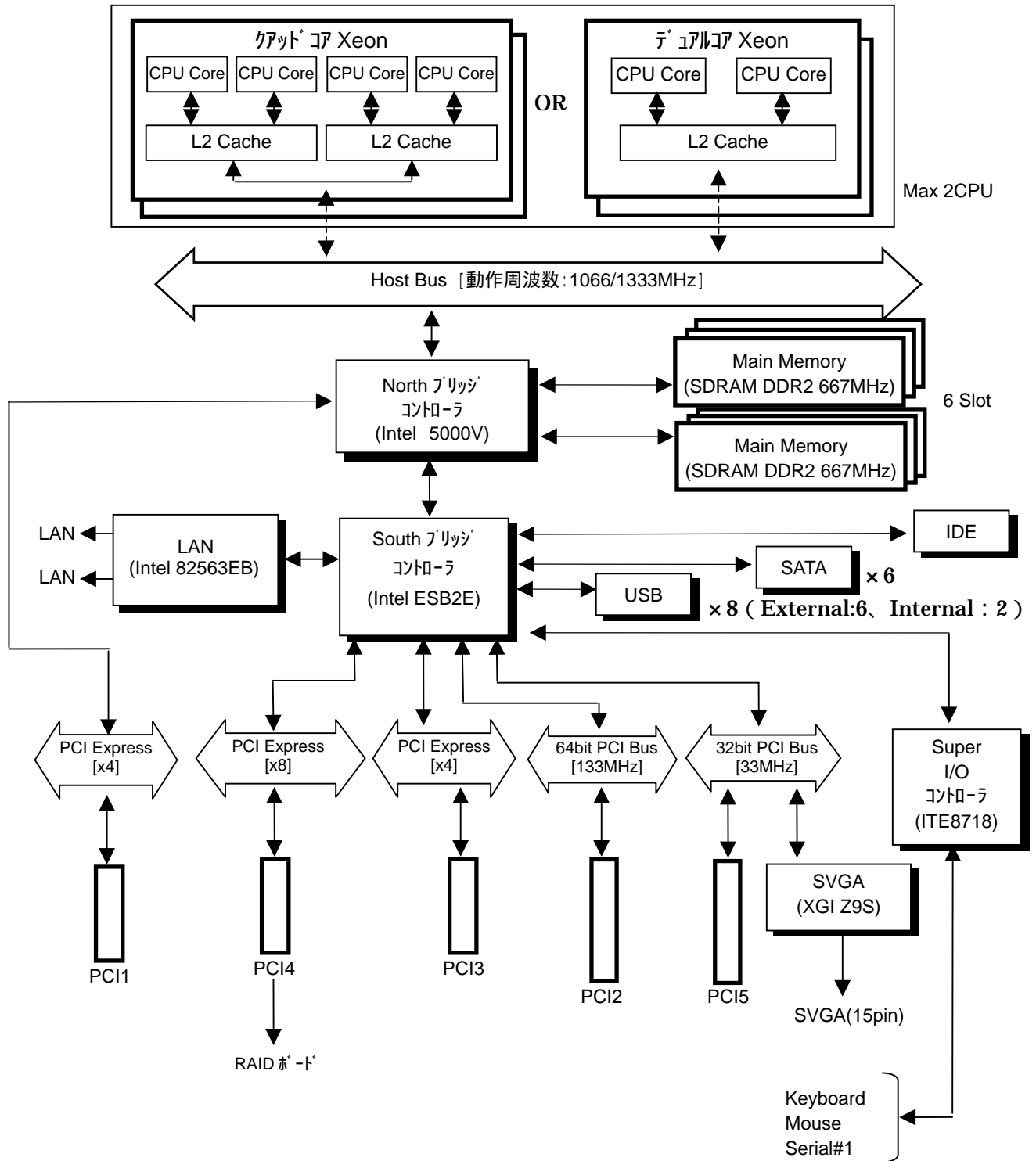
- ・ Intel 社製 3200 チップセット採用による 1way システムの実現
- ・ クアッドコアインテル Xeon プロセッサ-X3360(2.83GHz)、デュアルコアインテル Xeon プロセッサ-E3110(3GHz)、Pentium デュアルコアプロセッサ-E2180(2GHz)の採用
- ・ FSB1,333/800MHz、SDRAM ECC DDR2 667 Unbuffered DIMM 採用による高速 I/O の実現
- ・ メインメモリーを最大 8GB 搭載可能
- ・ PCI Express (8 レーン) の採用



HA8000/TS20 アーキテクチャー

HA8000/TS20 AH,BH,CH,DH には以下の特徴があります。

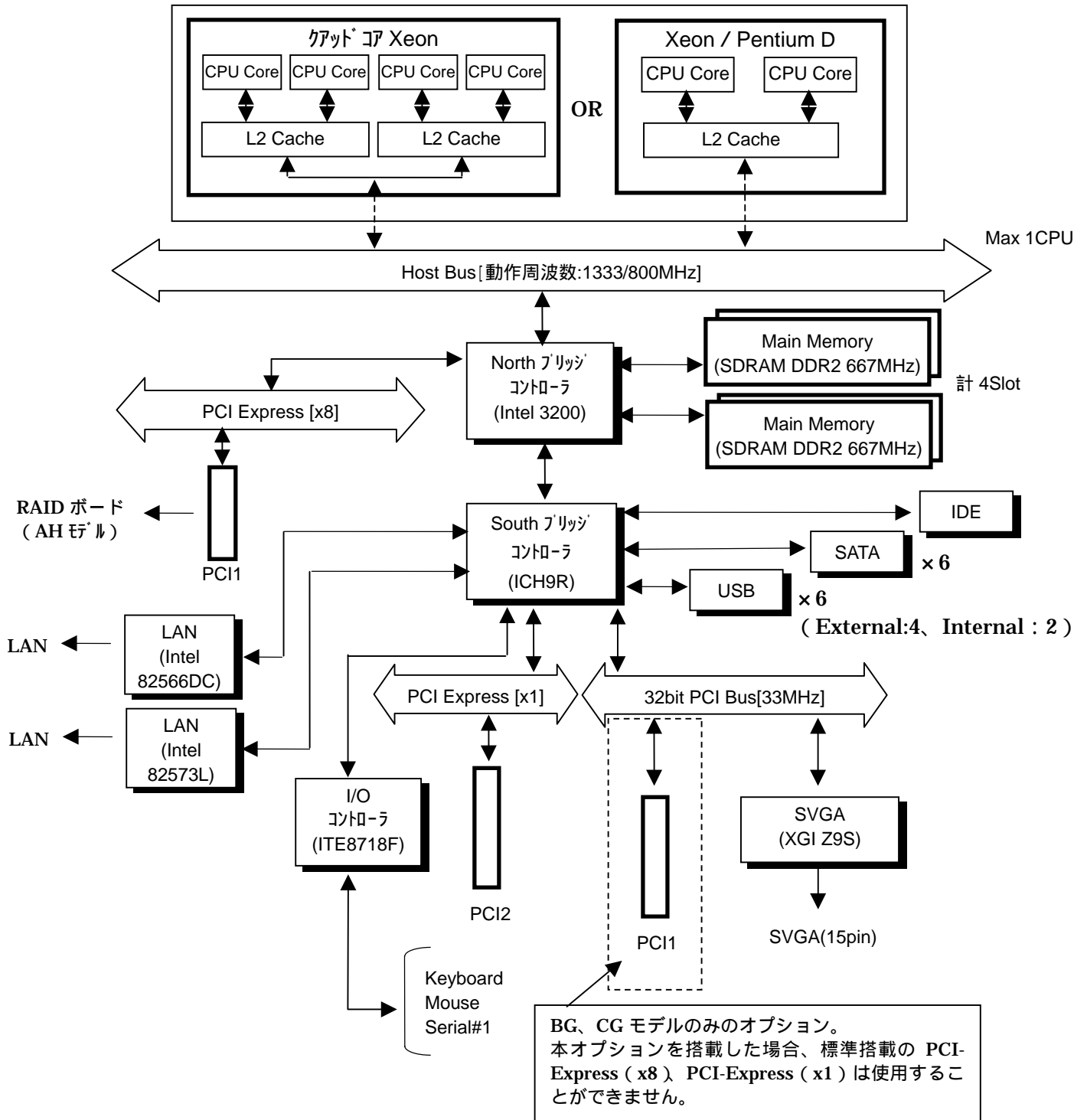
- ・ Intel 社製 5000V チップセット採用による 2way システムの実現
- ・ クアッドコア Intel Xeon プロセッサー E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)、デュアルコア Intel Xeon プロセッサー X5260(3.33GHz)/E5205(1.86GHz)を採用
- ・ DDR2 667 FB-DIMM の採用によりより高速な I/O を実現。Chipkill、オンラインスペアメモリー対応。最大 24GB 搭載可能 (CH,DH モデルは最大 16GB)



HA8000/RS110 アーキテクチャー

HA8000/RS110 AH,BH,CH には以下の特徴があります。

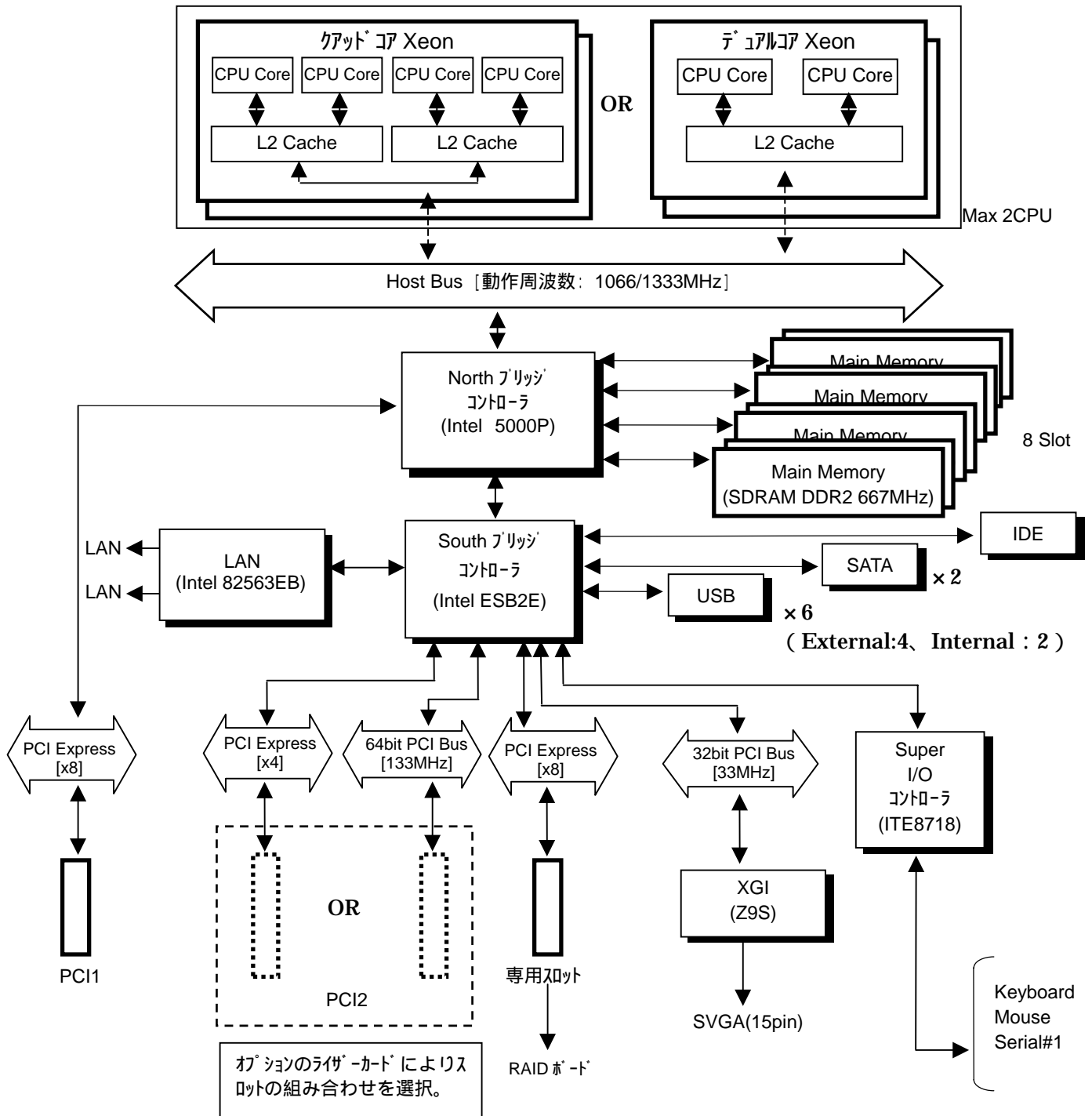
- ・ Intel 社製 3200 チップセット採用による 1way システムの実現
- ・ クアッドコアインテル Xeon プロセッサ-X3360(2.83GHz)、デュアルコアインテル Xeon プロセッサ-E3110(3GHz)、Pentium デュアルコアプロセッサ-E2180(2GHz)の採用
- ・ FSB1,333/800MHz、SDRAM ECC DDR2 667 Unbuffered DIMM 採用による高速 I/O の実現
- ・ メインメモリーを最大 8GB 搭載可能



HA8000/RS210 アーキテクチャー

HA8000/RS210 AH,BH には以下の特徴があります。

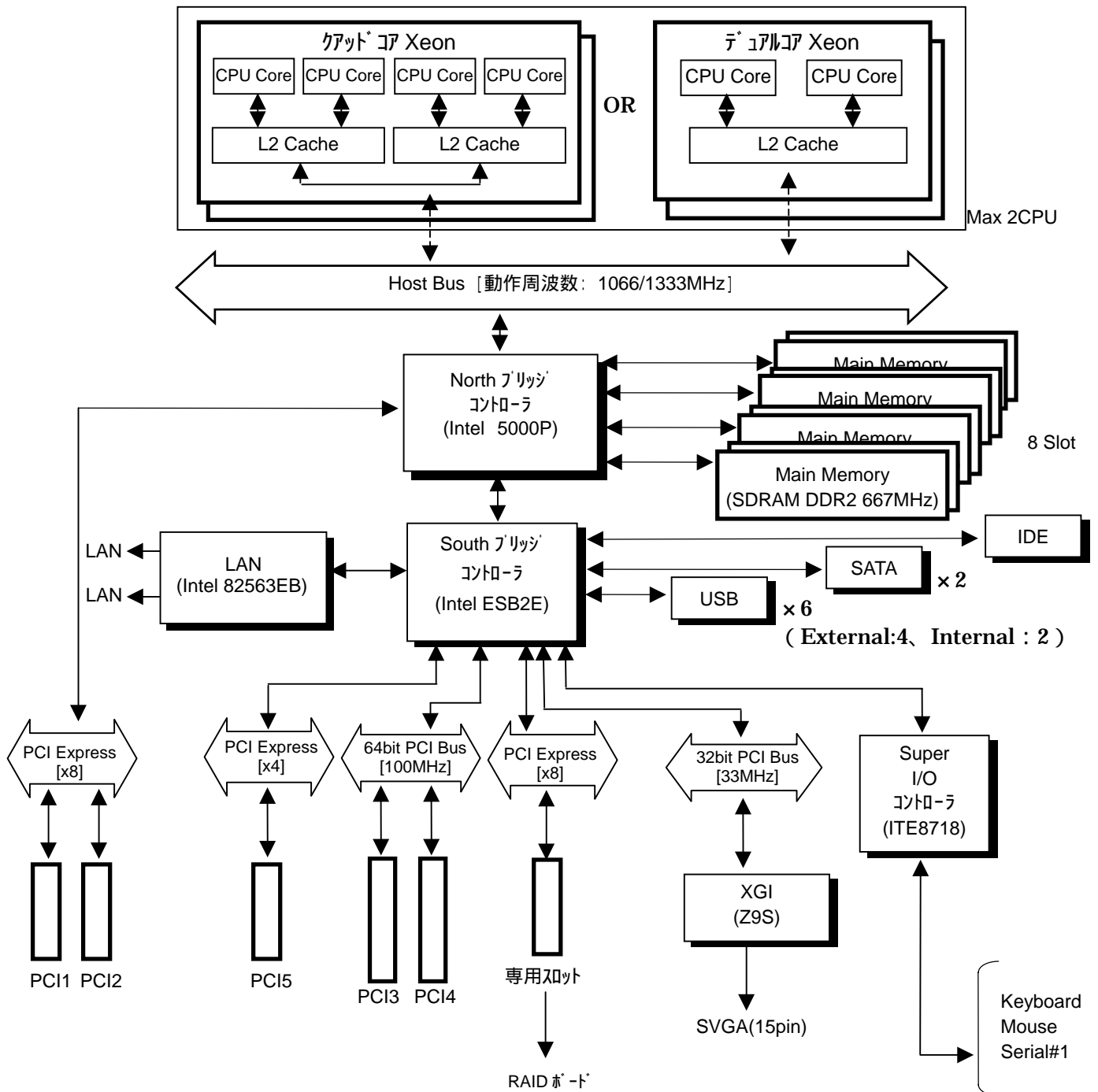
- ・ Intel 社製 5000P チップセット採用による 2way システムの実現
- ・ クアッドコア Intel Xeon プロセッサ E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)、デュアルコア Intel Xeon プロセッサ X5260(3.33GHz)/E5205(1.86GHz)を採用
- ・ DDR2 667 FB-DIMM の採用によりより高速な I/O を実現。Chipkill、オンラインスペアメモリー、メモリーミラーリング対応。最大 32GB 搭載可能



HA8000/RS220 アーキテクチャー

HA8000/RS220 AH,BH,DH には以下の特徴があります。

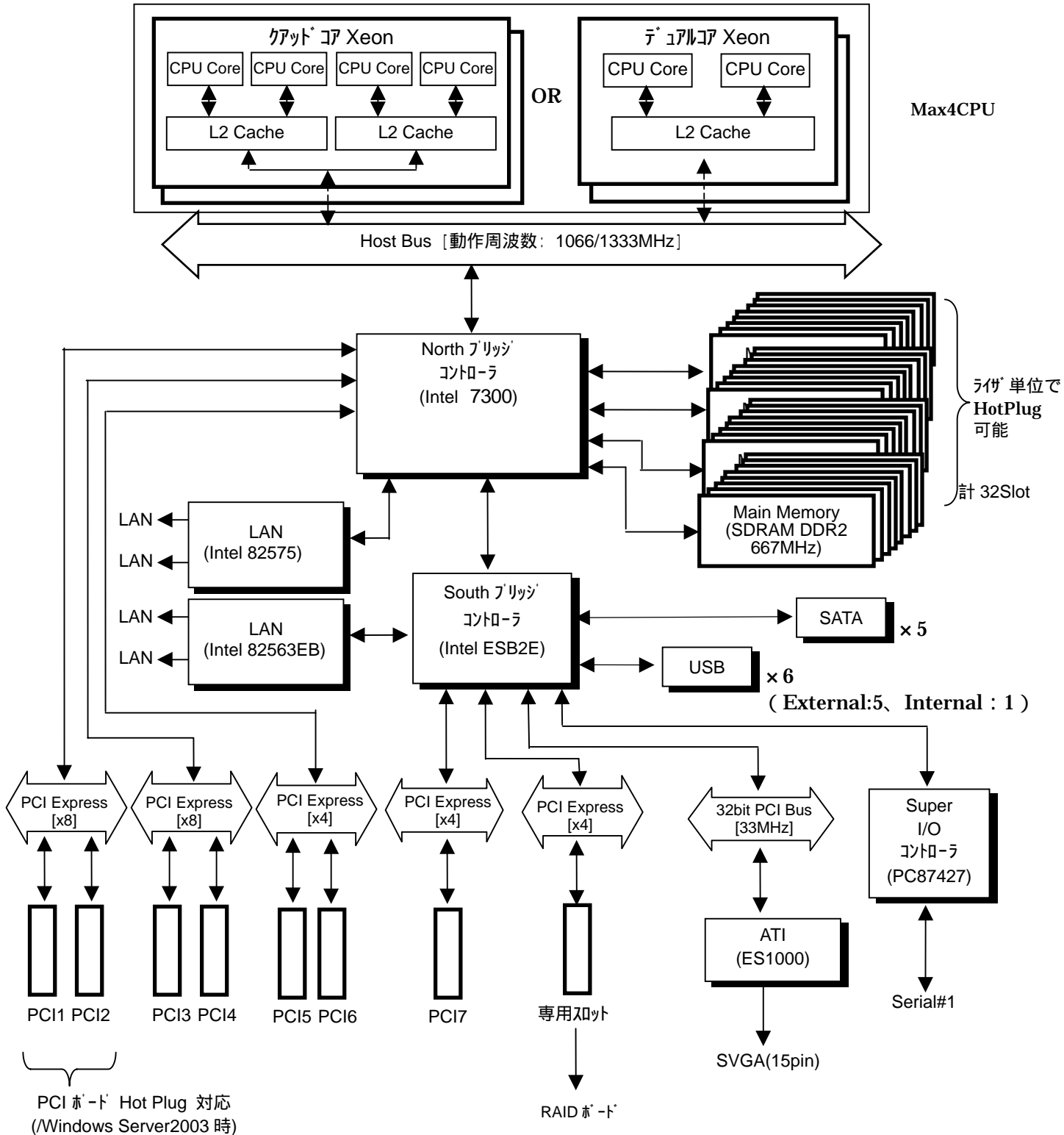
- ・ Intel 社製 5000P チップセット採用による 2way システムの実現
- ・ クアッドコア Intel Xeon プロセッサ E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)、デュアルコア Intel Xeon プロセッサ X5260(3.33GHz)/E5205(1.86GHz)を採用
- ・ DDR2 667 FB-DIMM の採用により高速な I/O を実現。Chipkill、オンラインスペアメモリ、メモリーミラーリング対応。最大 32GB 搭載可能



HA8000/RS440 アーキテクチャー

HA8000/RS440 AH には以下の特徴があります。

- Intel 社製 7300 チップセット採用による 4way システムの実現
クアッドコア Intel Xeon プロセッサ-X7350 (2.93GHz) /デュアルコア Intel Xeon プロセッサ-E7220(2.93GHz)の採用。
- DDR2 667 FB-DIMM の採用により高速な I/O を実現。Chipkill、オンラインスペアメモリー、メモリーミラーリング対応。最大 128GB 搭載可能。



HA8000シリーズ ハードウェア アーキテクチャーガイド (2008年12月～出荷モデル)

◆本アーキテクチャーガイドの注意事項について

- ・本書の内容の一部、または全部を無断で転載したり、複製することは固くお断りします。
- ・本書の内容については、改良のため予告なしに変更することがあります。
- ・本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- ・本書の内容については ハードウェアの基本ブロック図の記載のみです。

◆登録商標・著作権

Microsoft®, Windows®は、米国 Microsoft Corp.の米国およびその他の国における登録商標です。

Pentium, Xeon, Celeron は、Intel Corporation.の商標または登録商標です。
登録商標です。

その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

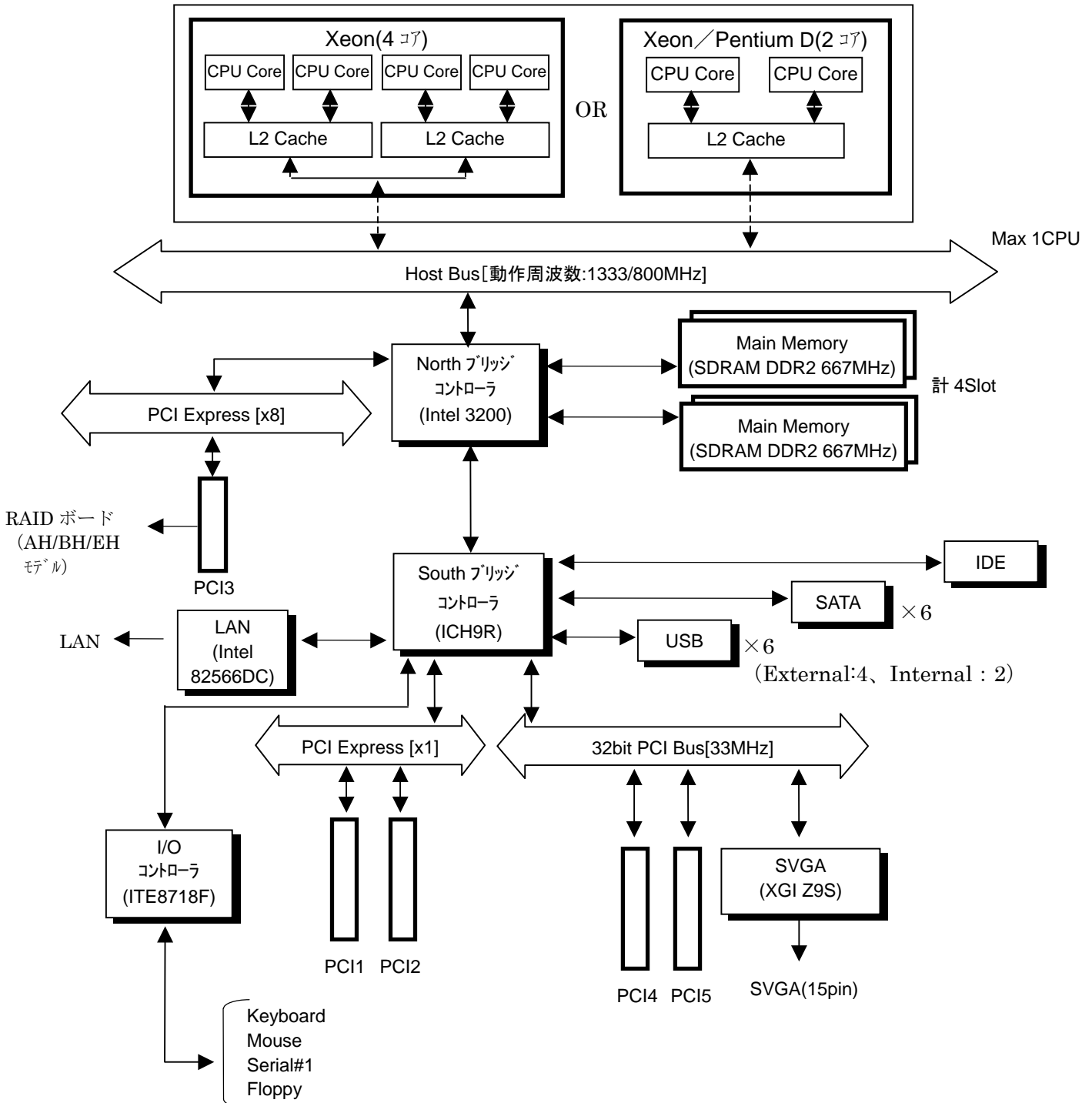
(株)日立製作所エンタープライズサーバ事業部
第2サーバ本部
製品統括部

2008年12月作成(第1版)

HA8000/TS10 アーキテクチャー

HA8000/TS10 AH,BH,CH,DH,EH には以下の特徴があります。

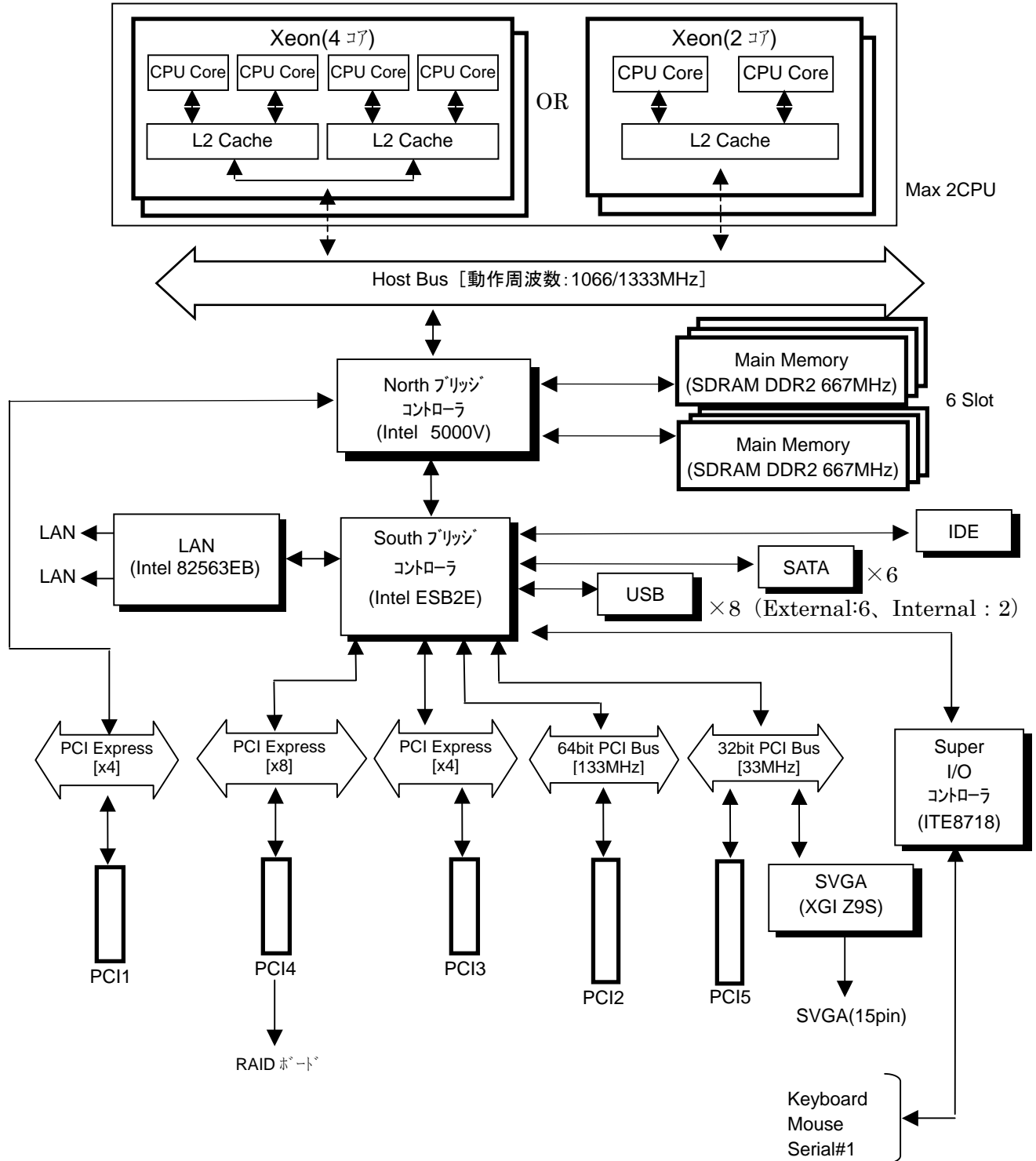
- ・インテル社製 3200 チップセット採用による 1 プロセッサシステムの実現
- ・インテル Xeon プロセッサ-X3360(2.83GHz)/E3120(3.16GHz)/E3110(3GHz)、インテル Pentium デュアルコアプロセッサ-E2180(2GHz)の採用
- ・FSB1,333/800MHz、SDRAM ECC DDR2 667 Unbuffered DIMM 採用による高速 I/O の実現
- ・メインメモリーを最大 8GB 搭載可能
- ・PCI Express (8 レーン) の採用



HA8000/TS20 アーキテクチャー

HA8000/TS20 AH,BH,CH,DH には以下の特徴があります。

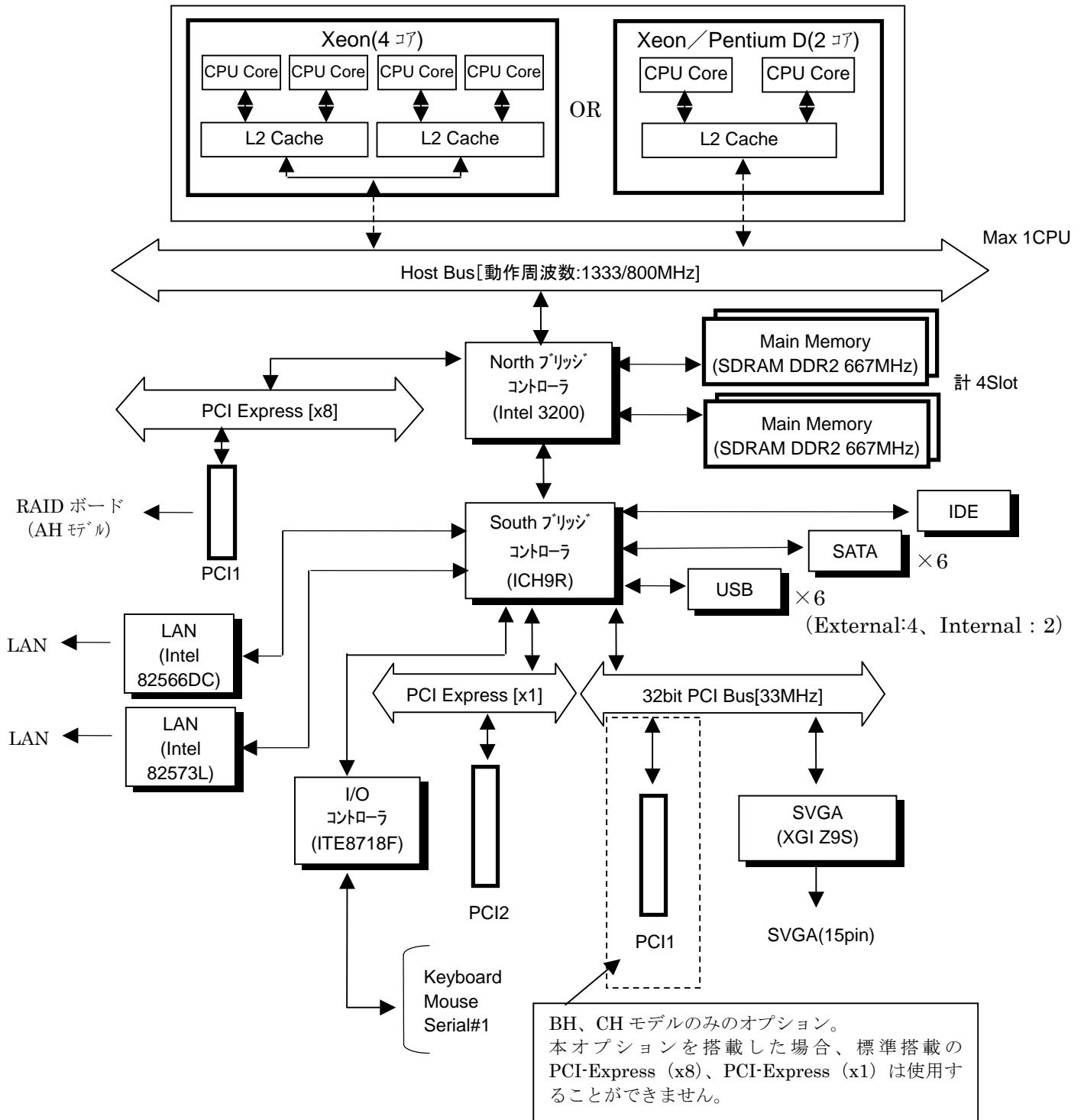
- ・インテル社製 5000V チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)/X5260(3.33GHz) /E5205(1.86GHz)を採用
- ・DDR2 667 FB-DIMM の採用により高速な I/O を実現。x4/x8 SDDC、オンラインスペアメモリー対応、最大 24GB 搭載可能 (CH,DH モデルは最大 16GB)



HA8000/RS110 アーキテクチャー

HA8000/RS110 AH,BH,CH には以下の特徴があります。

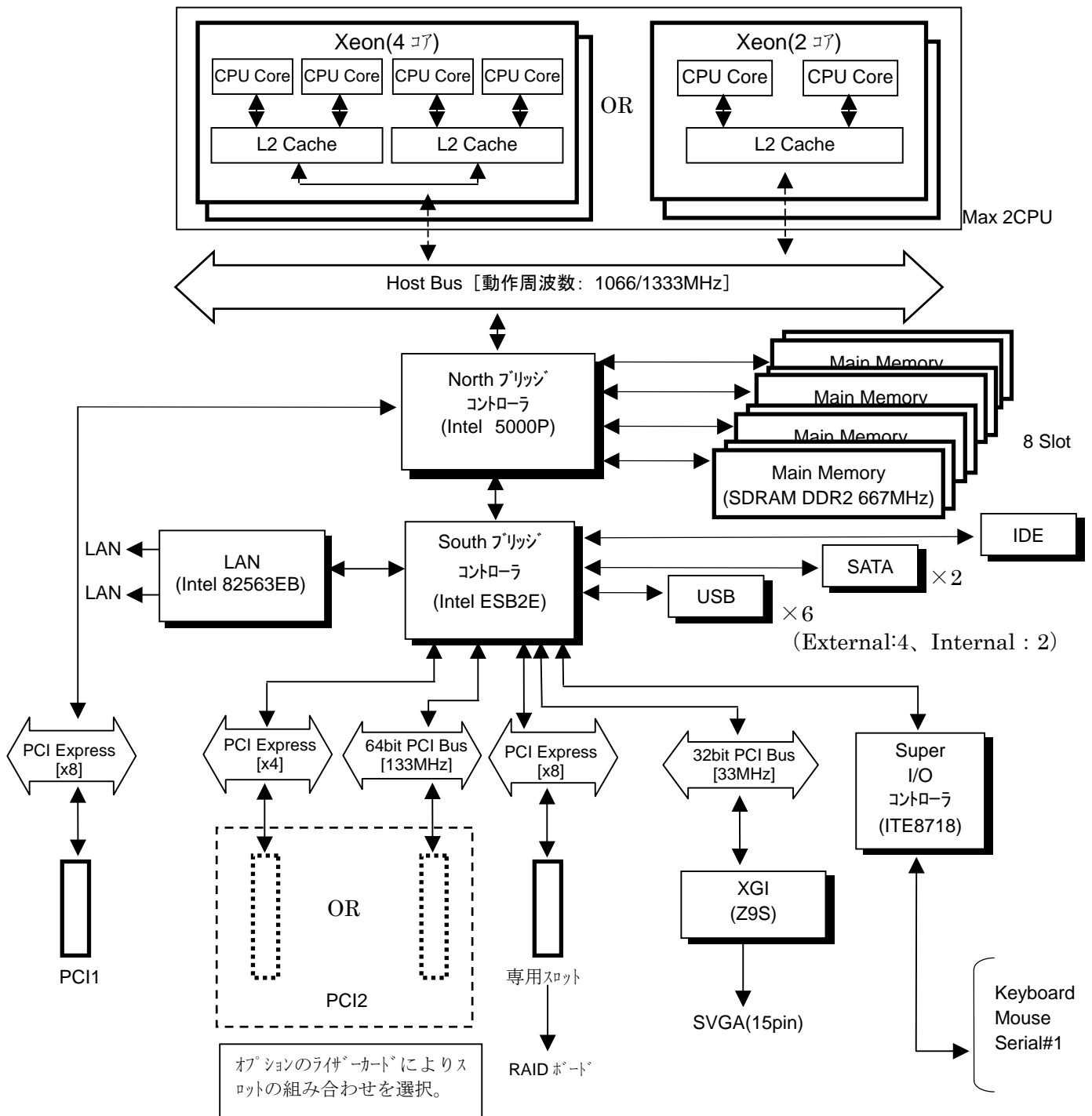
- ・インテル社製 3200 チップセット採用による 1 プロセッサシステムの実現
- ・インテル Xeon プロセッサ-X3360(2.83GHz)/E3120(3.16GHz)/E3110(3GHz)、インテル Pentium デュアルコアプロセッサ-E2180(2GHz)の採用
- ・FSB1,333/800MHz、SDRAM ECC DDR2 667 Unbuffered DIMM 採用による高速 I/O の実現
- ・メインメモリーを最大 8GB 搭載可能



HA8000/RS210 アーキテクチャー

HA8000/RS210 AH,BH には以下の特徴があります。

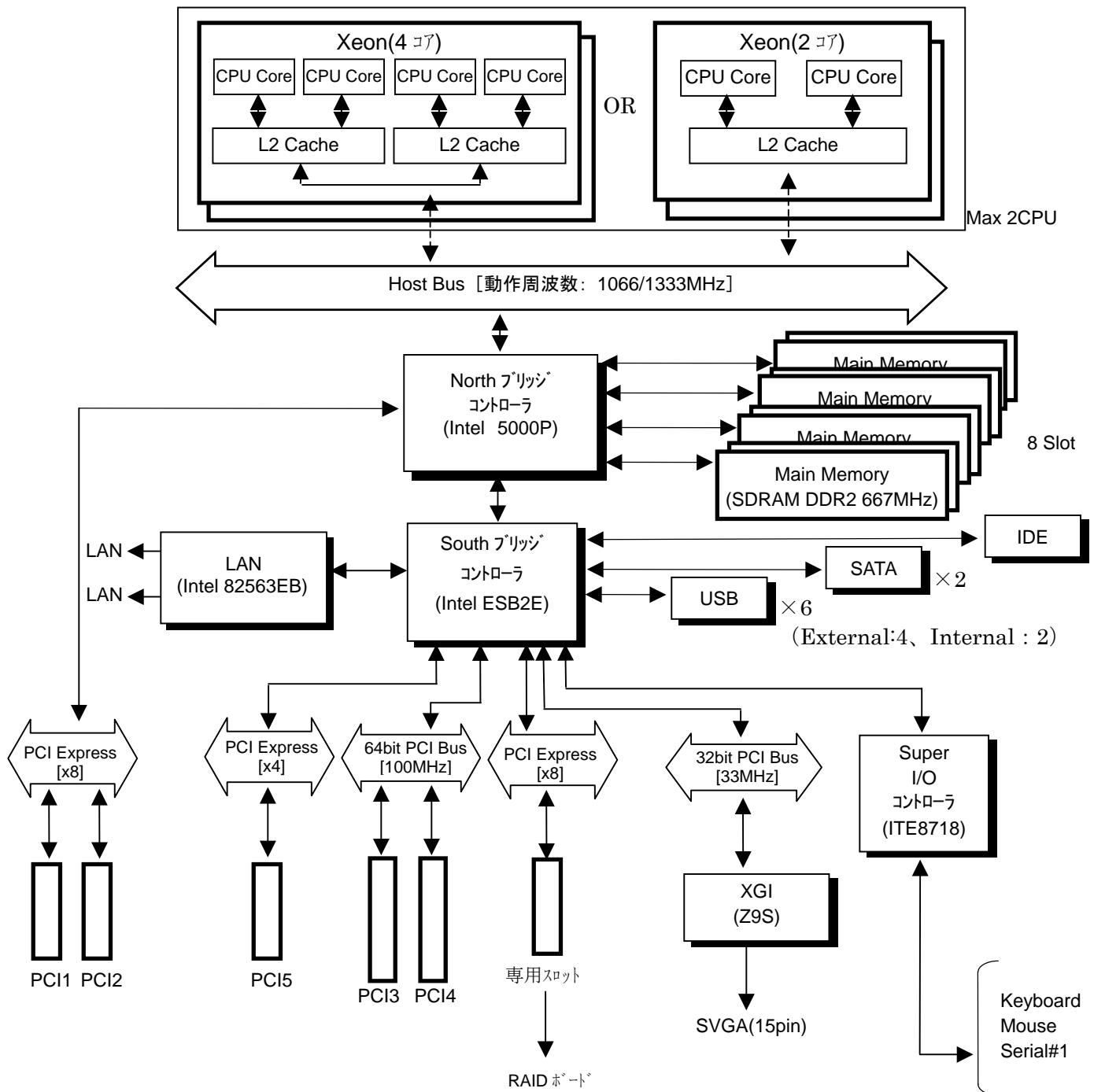
- ・インテル社製 5000P チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)/X5260(3.33GHz) /E5205(1.86GHz)を採用
- ・DDR2 667 FB-DIMM の採用により高速な I/O を実現。x4/x8 SDDC、オンラインスペアメモリー、メモリーミラーリング対応。最大 32GB 搭載可能



HA8000/RS220 アーキテクチャー

HA8000/RS220 AH,BH,DH には以下の特徴があります。

- ・インテル社製 5000P チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5450(3GHz)/ E5430(2.66GHz)/E5405(2GHz)/X5260(3.33GHz) /E5205(1.86GHz)を採用
- ・DDR2 667 FB-DIMM の採用により高速な I/O を実現。x4/x8 SDDC、オンラインスペアメモリー、メモリーミラーリング対応。最大 32GB 搭載可能



HA8000/RS440 アーキテクチャー

HA8000/RS440 AH,BH には以下の特徴があります。

- ・インテル社製 7300 チップセット採用による 4 プロセッサシステムの実現
- ・インテル Xeon プロセッサ X7460(2.66GHz)/E7450(2.40GHz)/X7350(2.93GHz)/X7350(2.93GHz) /E7420(2.13GHz)/E7220(2.93GHz)の採用。(100V は E7450/E7420/E7220 のみ)
- ・DDR2 667 FB-DIMM の採用により高速な I/O を実現。x4/x8 SDDC、オンラインスペアメモリー、メモリーミラーリング対応。最大 128GB 搭載可能。(BH モデルはメモリーミラー未サポート、最大 64GB)

