

**HA8000/10V、50V  
ハードウェア アーキテクチャーガイド  
(2005年12月～出荷モデル)**

本アーキテクチャーガイドの注意事項について

- 本書の内容の一部、または全部を無断で転載したり、複写することは固くお断りします。
- 本書の内容については、改良のため予告なしに変更することがあります。
- 本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- 本書の内容についてはハードウェアの基本ブロック図の記載のみです。

登録商標・著作権

Microsoft®, Windows®は、米国 Microsoft Corp.の米国およびその他の国における登録商標です。

Pentium, Xeon, Celeron は、Intel Corporation.の商標または登録商標です。

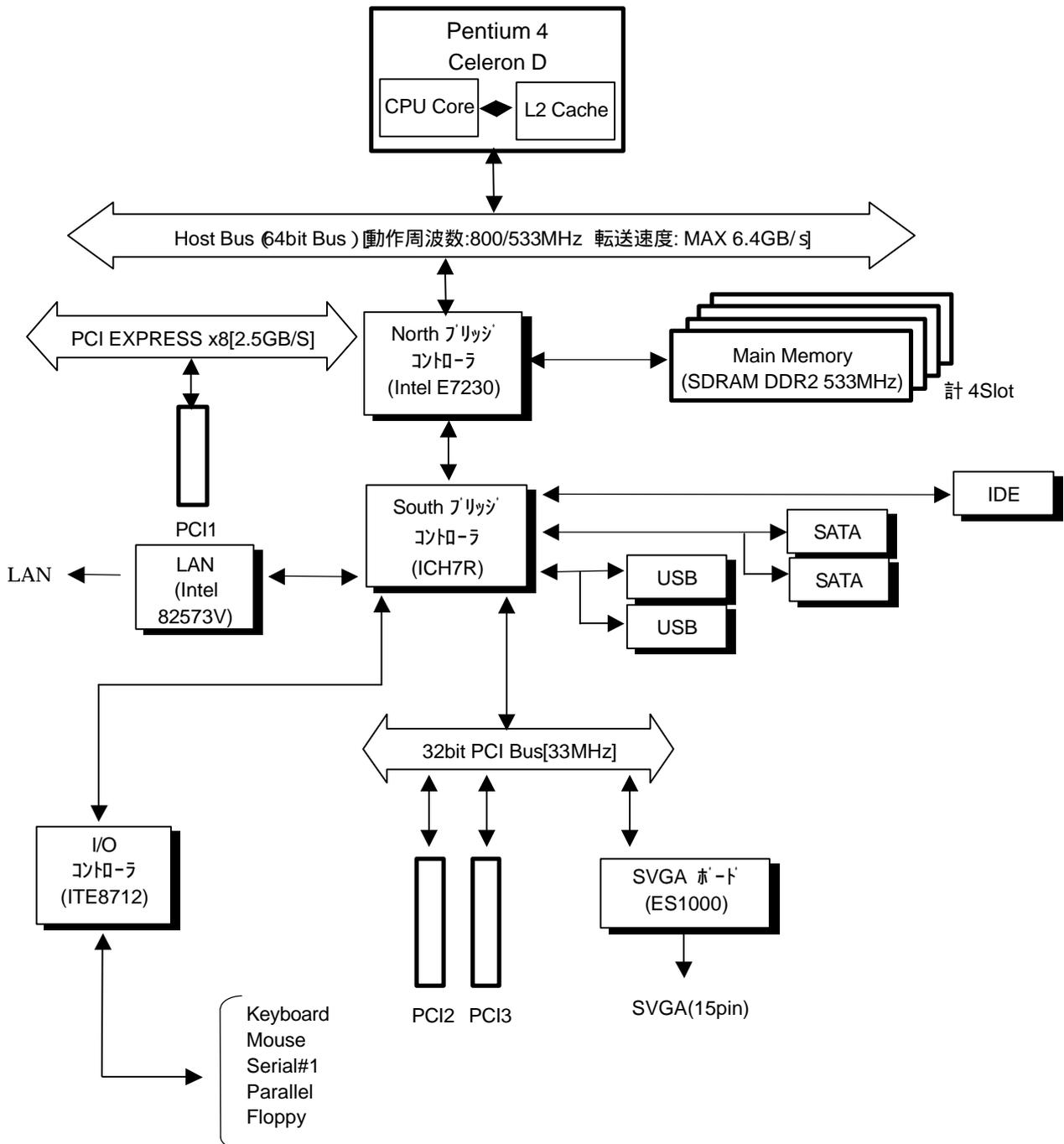
登録商標です。

その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

# HA8000/10V アーキテクチャー

HA8000/10V AD,BD,CD には以下の特徴があります。

- Intel 社製 IntelE7230 チップセット採用による 1way システムの実現
- Pentium 4 プロセッサ 630(3GHz)/521(2.80GHz)、Celeron D プロセッサ 331(2.66GHz)の採用
- FSB800MHz(Pentium4) と FSB533MHz ( Celeron D )、SDRAM ECC DDR2 533 Unbuffered DIMM 採用による高速 I/O の実現
- メインメモリーを最大 4GB 搭載可能
- Intel HyperThreading アーキテクチャによりひとつのCPUを論理的に2つのCPUのように動作させることが可能。( CeleronD は未サポート )
- EM64T ( Intel Extended Memory 64 Technorogy ) 機能に対応。



# HA8000/50V アーキテクチャー

HA8000/50V AD には以下の特徴があります。

- Intel 社製 E7320 チップセット採用による 2way システムの実現
- Intel Xeon プロセッサ (3EGHz)の採用
- FSB800MHz、SDRAM ECC DDR226 Registered DIMM 採用により、高速 IO を実現
- メインメモリーは Chipkill ECC,オンラインスペアメモリをサポートし最大 6GB 搭載可能 (メモリを 256MB ボードで構成した場合は Chipkill ECC 機能は未サポート。)
- Intel HyperThreading アーキテクチャによりひとつの CPU を論理的に 2 つの CPU のように動作させることが可能。
- EM64T ( Intel Extended Memory 64 Technorogy ) 機能に対応。
- PCI Express ( 8 レーン ) の採用

