

HA8000シリーズ ハードウェア アーキテクチャーガイド (2017年6月～モデル)

本アーキテクチャーガイドの注意事項について

- 本書の内容の一部、または全部を無断で転載したり、複製することは固くお断りします。
- 本書の内容については、改良のため予告なしに変更することがあります。
- 本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- 本書の内容については ハードウェアの基本ブロック図の記載のみです。

登録商標・著作権

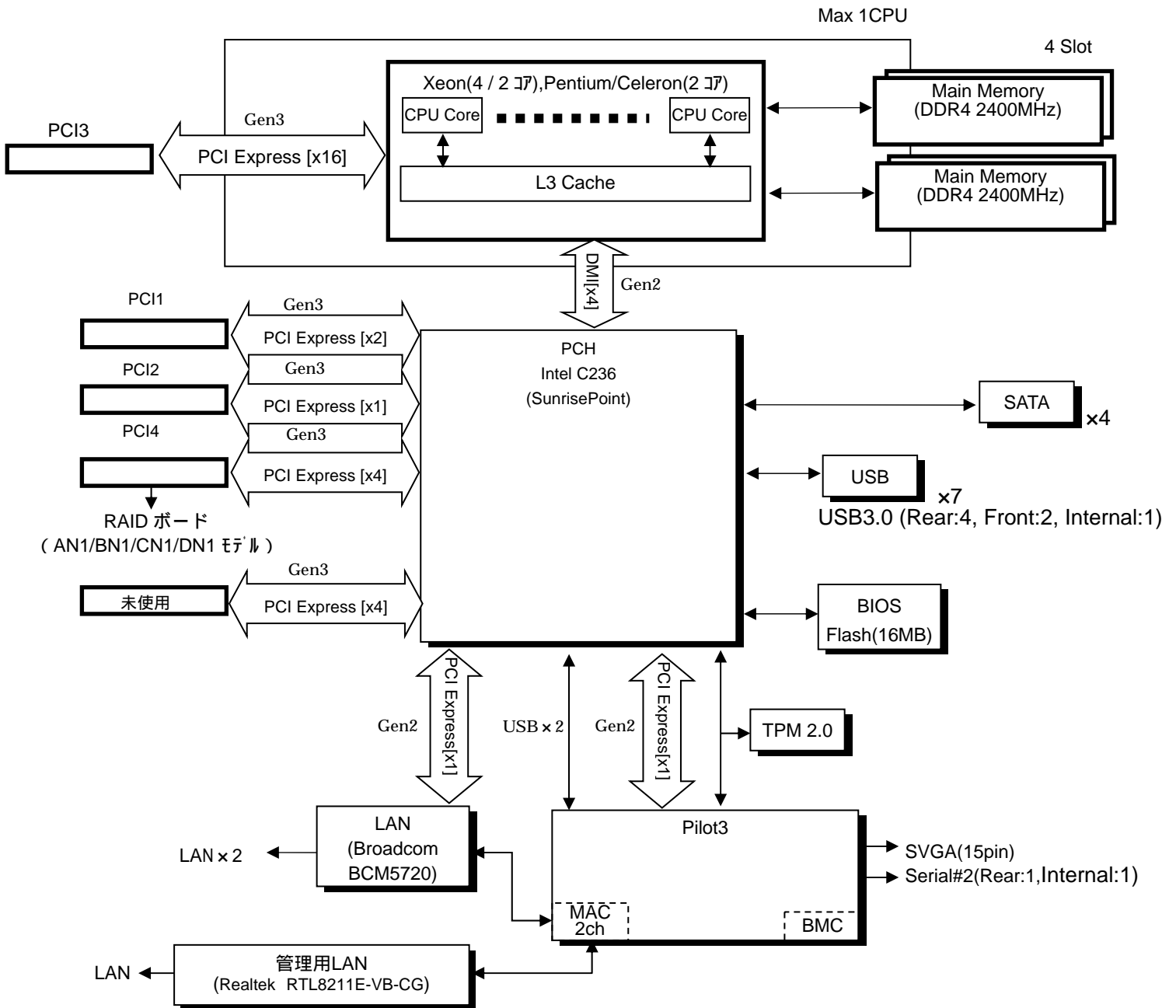
Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴ、Pentium、Pentium Inside、Xeon、Xeon Inside、Celeron、Celeron Inside は、アメリカ合衆国および/またはその他の国における Intel Corporation の商標です。その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

(株)日立製作所 サービス&プラットフォームビジネスユニット
ITプロダクツ統括本部 プロダクツビジネス本部
国内プロダクツ統括部
2017年6月作成(第1版)

HA8000/TS10 アーキテクチャー

HA8000/TS10 AN1,BN1,CN1,DN1,FN1 には以下の特徴があります。

- ・インテル社製 C236 チップセット採用による 1 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E3-1270v6(3.80GHz)、E3-1230v6(3.50GHz)、E3-1220v6(3GHz)/
インテル Pentium プロセッサ G4560 (3.50GHz) / インテル Celeron プロセッサ G3930 (2.90GHz)の採用
- ・DDR4 2400 Unbuffered ECC DIMM 採用による高速 I/O の実現
- ・メインメモリーを最大 64GB 搭載可能。
- ・PCI Express 3.0(16 レーン)の採用



HA8000/RS110 アーキテクチャー

HA8000/TS10 AN1,BN1,CN1,DN1,FN1 には以下の特徴があります。

- ・インテル社製 C236 チップセット採用による 1 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E3-1270v6(3.80GHz)、E3-1220v6(3.50GHz)、E3-1220v6(3GHz)/インテル Pentium プロセッサ G4560 (3.50GHz)の採用
- ・DDR4 2400 Unbuffered ECC DIMM 採用による高速 I/O の実現
- ・メインメモリーを最大 64GB 搭載可能。
- ・PCI Express 3.0(16 レーン)の採用

